УП	71	14 (С1,С3)*С2:=(С1,С3)*С2(П(А+2), П(А+1))*П(А)		С1<0	Переп.С 2
МАКС	71	17 С1:=П(А), при С1 < П(А) режимы сравнения - 14,15 разряды второго слова: 00 – числа со знаком, 01 - числа со знаком по модулю, 10 – (0-15р) числа без знака, 11 – (1-15р) числа без знака.		изм. С1	F=0
ТМ	71	20			
ПТС	71	21 С1,С3:=П(А+2), П(А+1), С2:=П(А)		С1<0	F=0
ПС19	71	22 (13..15)С1:=АБВ, (0..12)С1:=0 (0..15)С2:=(0..15)П(А)	4	С2< >0	F=0
ЗС19	71	23 АБВ:=(13..15)С1, (0..15)П(А):=(0..15)С2	4		
ПС19	71	24 С1:=РСД, С2:=(0..15)С2, (0..12)С1:=0	4	=	F=0
ПМП	71	34 пересылка массива до 65536 19 – разрядных слов прямая: С1+1 – размер массива, П(А) - нач. адрес откуда, П(А+1) – нач. адрес куда. С1:=0; Наращивание адресов.		=	
ПМО	71	35 пересылка массива до 65536 19 – разрядных слов обратная: С1+1 - размер массива, П(А) – нач. адрес откуда, П(А+1) – нач. адрес куда. С1:=0; С убыванием адресов.		=	
ПС3	71	40 С3:=П(А)	1	С3<0	F=0
ПС4	71	41 С4:=П(А)	1	С4< >0	F=0
ПДСД	71	42 С3,С3:=П(А),П(А+1)	2	С3<0	F=0
ЗС3	71	43 П(А):=С3	1	=	F=0
ЗС4	71	44 П(А):=С4	1	=	F=0
ЗДСД	71	45 П(А),П(А+1):=С3,С4	2	=	F=0
ПАС3	71	46 С3:=А	1	С3<0	F=0
ЗТС	71	47 П(А+2),П(А+1):=С1,С3, П(А):=С2		=	F=0

Условные обозначения:

С1 - регистр сумматора номер 1;
С2 - регистр сумматора номер 2;
С3 - регистр сумматора номер 3;
С4 - регистр сумматора номер 4;
И1, И2 - регистры индексные 1 и 2;
Б1, Б2, Б3 - регистры базовые 1, 2 и 3;
ССП1 - регистр слова состояния процессора 1;
ССП2 - регистр слова состояния процессора 2;
СК - счетчик команд;
А - 16- разрядный исполнительный адрес;